

**HA8000-esシリーズ
ハードウェア アーキテクチャーガイド
(2009年11月～出荷モデル)
(2009年6月～出荷モデル)**

◆本アーキテクチャーガイドの注意事項について

- ・本書の内容の一部、または全部を無断で転載したり、複製することは固くお断りします。
- ・本書の内容については、改良のため予告なしに変更することがあります。
- ・本書の内容については万全を期しておりますが、万一ご不審な点や誤りなど、お気付きのことがありましたら、ご連絡頂けますようお願いいたします。
- ・本書の内容については ハードウェアの基本ブロック図の記載のみです。

◆登録商標・著作権

Microsoft®, Windows®は、米国 Microsoft Corp.の米国およびその他の国における登録商標です。

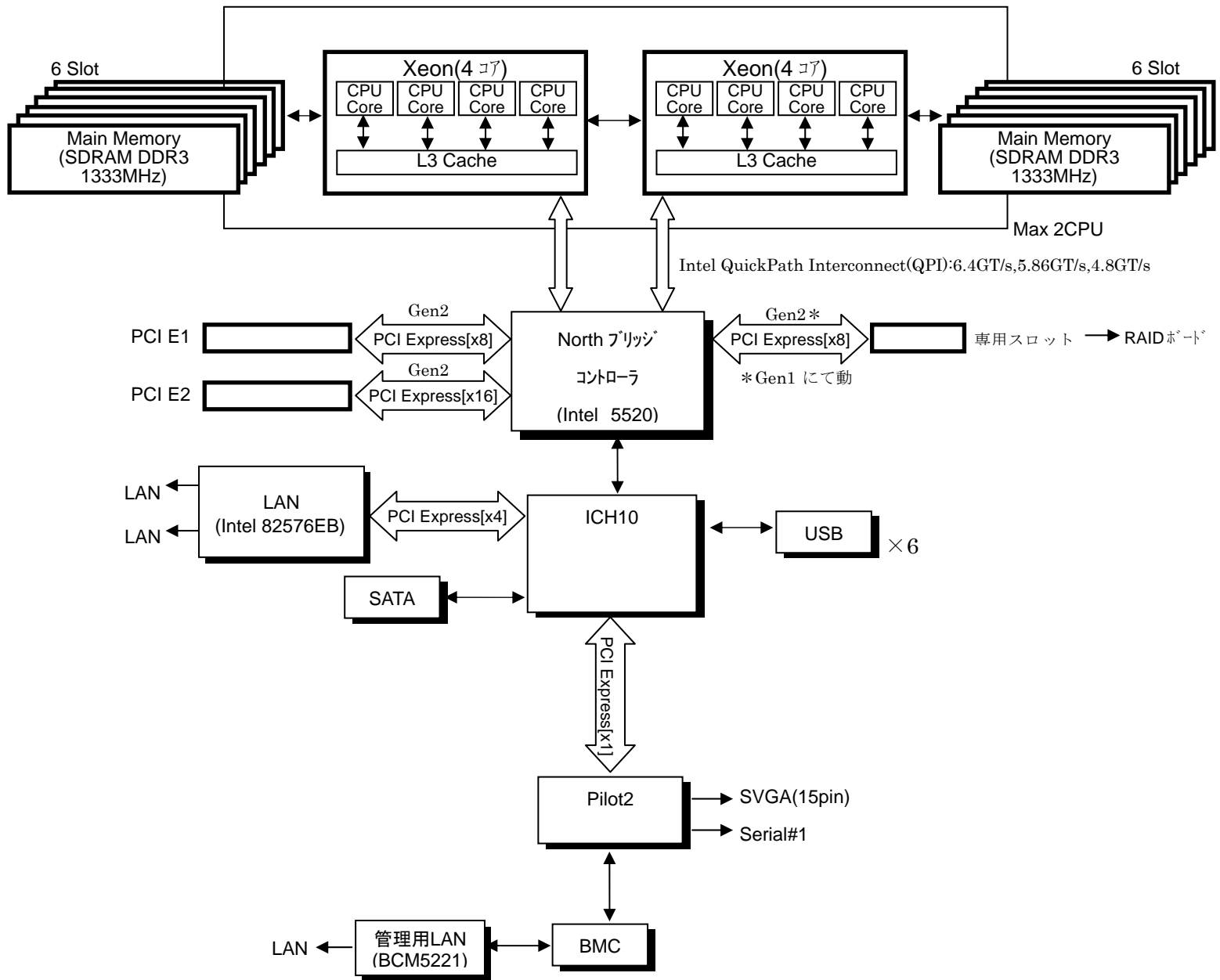
Pentium ,Xeon,Celeron は、 Intel Corporation.の商標または登録商標です。
登録商標です。

その他、本マニュアルに記載されている製品名および会社名は、各社の商標または登録商標です。

HA8000-es/RS210 アーキテクチャー

HA8000-es/RS210 CJ,GJ には以下の特徴があります。

- ・インテル社製 5520 チップセット採用による 2 プロセッサシステムの実現
- ・インテル Xeon プロセッサ L5520(2.26GHz) を採用
- ・DDR3 1333 Registered DIMM の採用により高速な I/O を実現。x4/x8 SDDC、メモリーミラーリング対応、最大 96GB(48GB/CPU)搭載可能



HA8000-es/RS220 アーキテクチャー

HA8000-es/RS220CJ,GJには以下の特徴があります。

- ・インテル社製 5520 チップセット採用による 2 プロセッサシステムの実現
- ・インテル Xeon プロセッサ-L5520(2.26GHz)を採用
- ・DDR3 1333 Registered DIMM の採用により高速な I/O を実現。x4/x8 SDDC、メモリーミラーリング対応、最大 96GB(48GB/CPU)搭載可能

