

**HA8000シリーズ
ハードウェア アーキテクチャーガイド
(2013年9月～モデル、2014年1月～モデル)**

本アーキテクチャーガイドの注意事項について

- 本書の内容の一部、または全部を無断で転載したり、複写することは固くお断りします。
- 本書の内容については、改良のため予告なしに変更することがあります。
- 本書の内容については万全を期しておりますが、万一ご不審な点や誤りなど、お気づきのことがありましたら、ご連絡頂けますようお願いいたします。
- 本書の内容については ハードウェアの基本ブロック図の記載のみです。

登録商標・著作権

Microsoft[®]、Windows[®]は、米国 Microsoft Corp.の米国およびその他の国における登録商標です。

Xeon、Pentium は、Intel Corporation.の商標または登録商標です。

登録商標です。

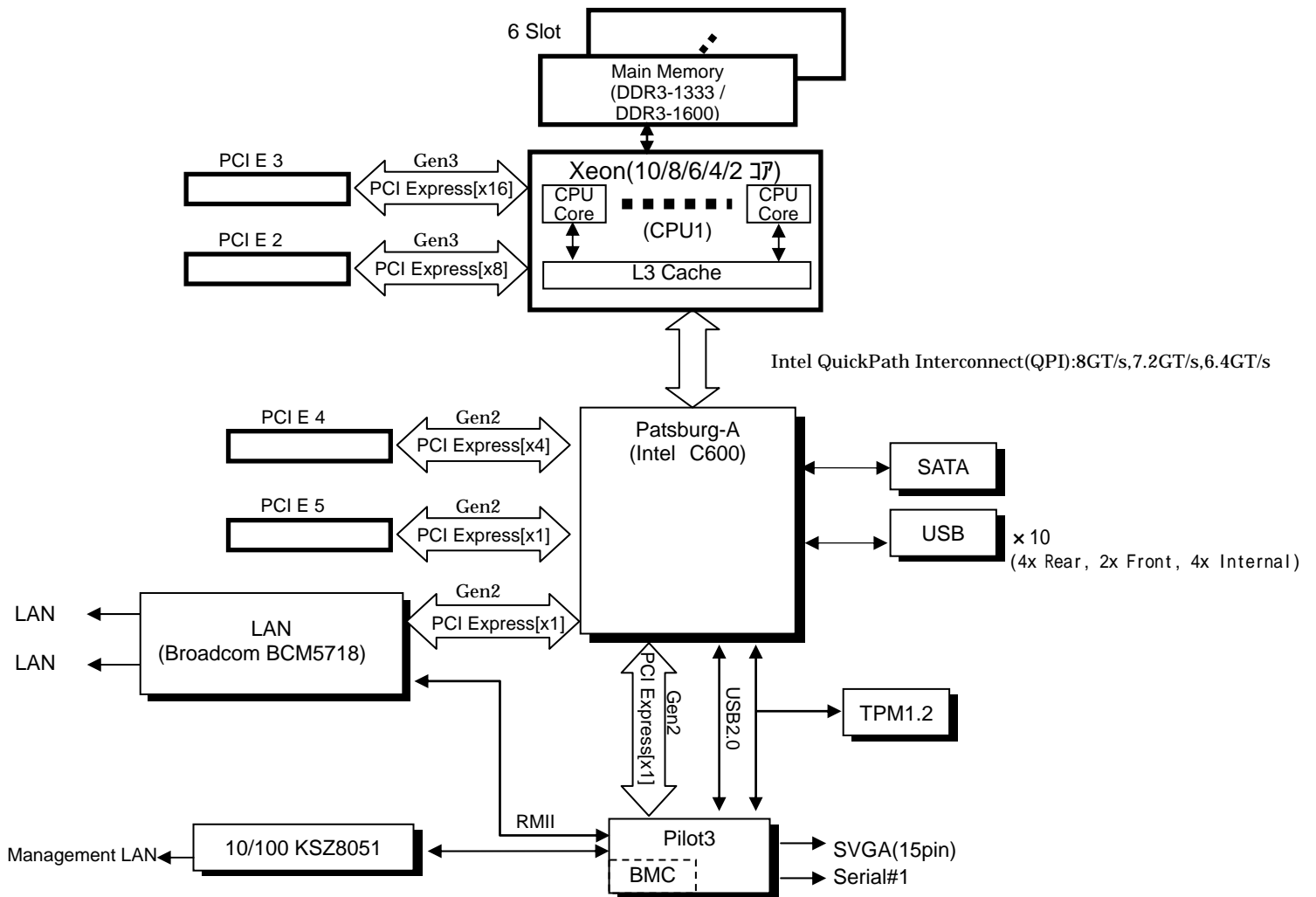
その他、本マニュアルに記載されている製品名および会社名は、各社の商標または登録商標です。

(株)日立製作所 ITプラットフォーム事業本部
事業統括本部 PF ビジネス本部
サーバビジネス推進部
2014年1月作成(第2版)

HA8000/ TS10-h アーキテクチャー

HA8000/ TS10-h HM2,KM2 には以下の特徴があります。

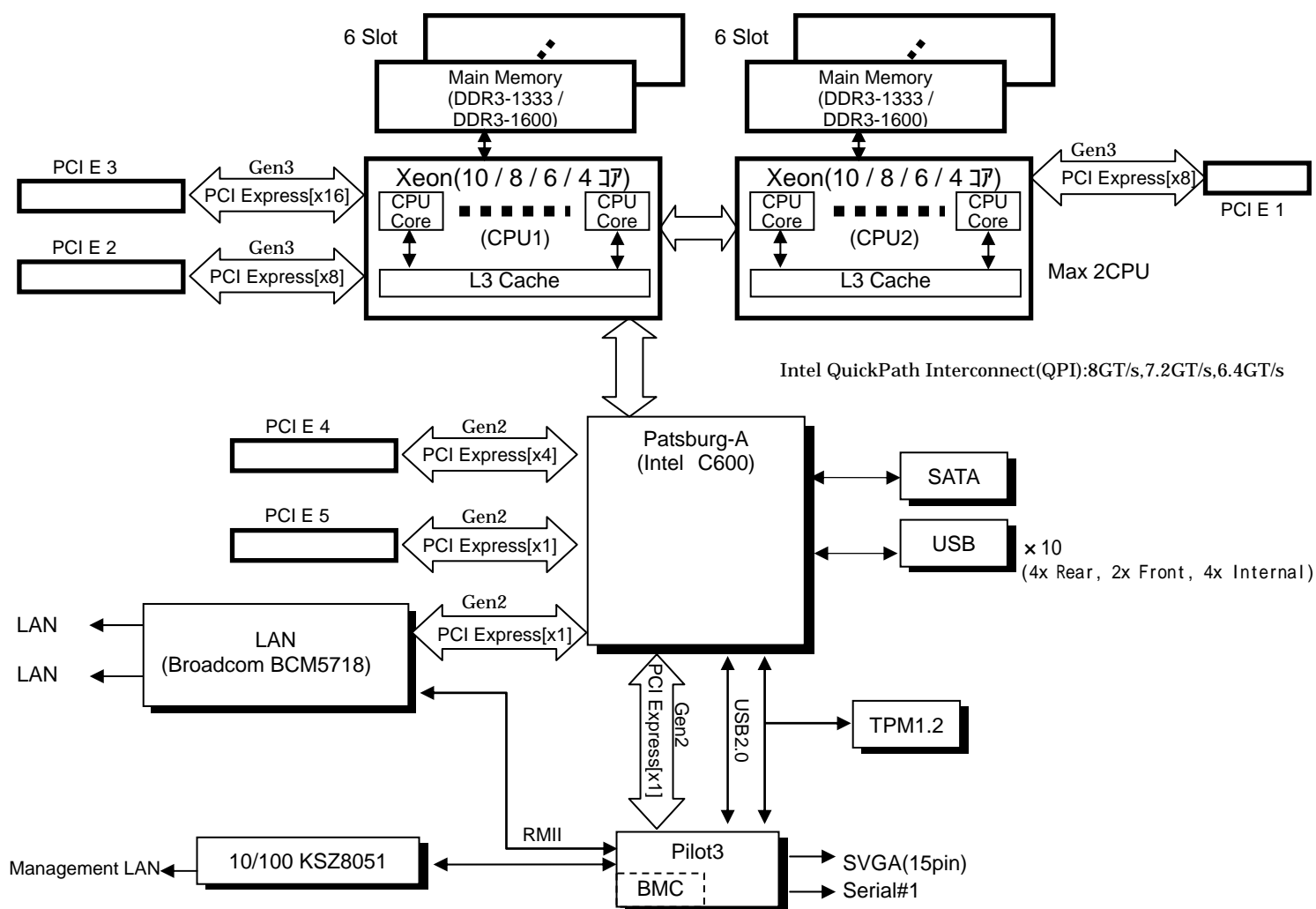
- ・インテル社製 C600 チップセット採用による 1 プロセッサシステム
- ・インテル Xeon プロセッサ E5-2470v2(2.40GHz)/E5-2450v2(2.50GHz)/E5-2420v2(2.20GHz)/E5-2403v2(1.8GHz)/E5-2430Lv2(2.40GHz)/インテル Pentium プロセッサ 1403v2(2.60GHz)を採用
- ・DDR3-1600 Widerange Registered DIMM / DDR3-1333 Widerange Registered DIMM の採用により高速な I/O を実現。
x4/x8 SDDC、Mirror,Lockstep,Spare,Device tagging 対応、最大 192GB 搭載可能



HA8000/TS20 アーキテクチャー

HA8000/TS20 AM2,CM2 には以下の特徴があります。

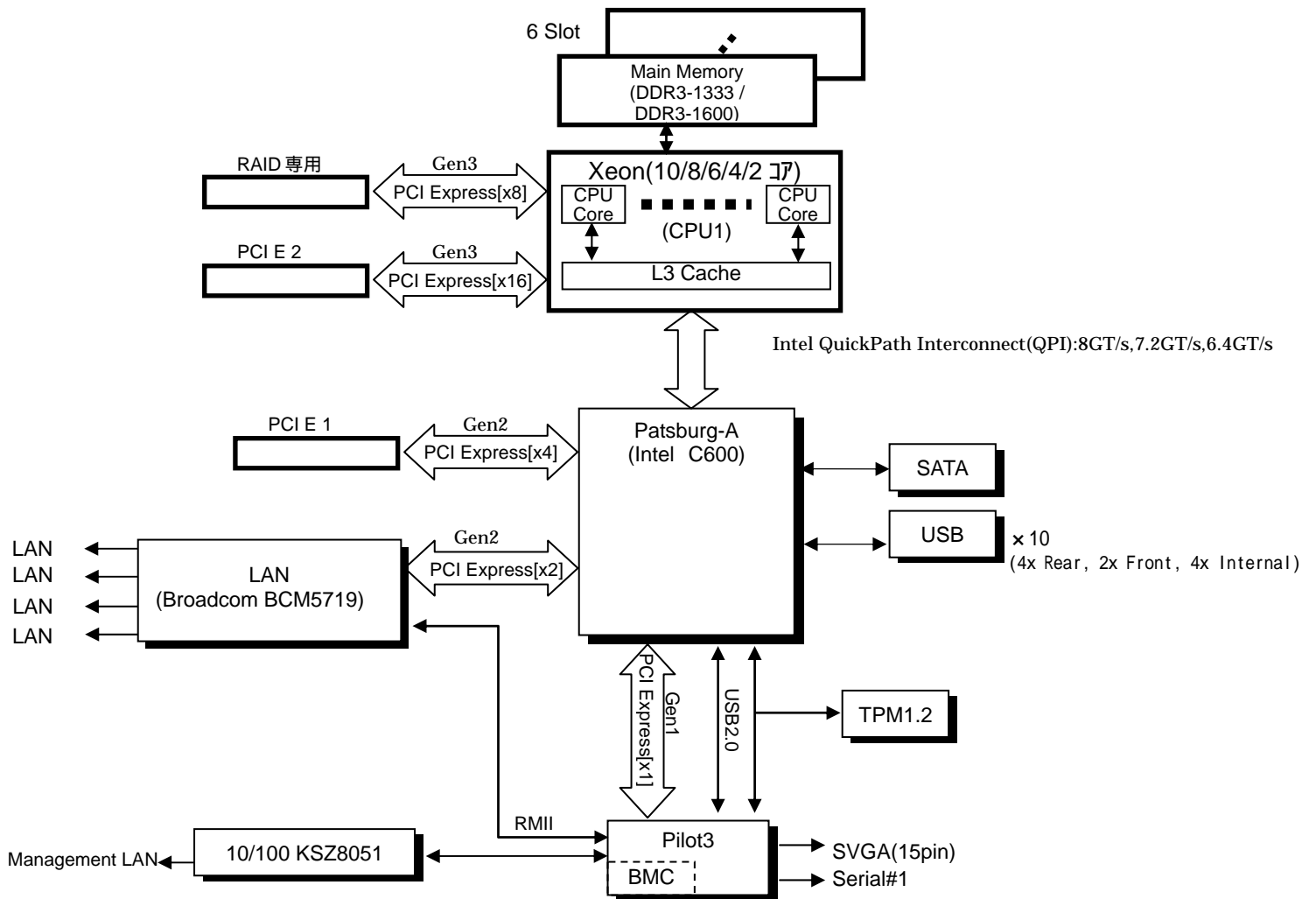
- ・インテル社製 C600 チップセット採用による 2 プロセッサシステムの実現
- ・インテル Xeon プロセッサ E5-2470v2(2.40GHz)/E5-2450v2(2.50GHz)/E5-2420v2(2.20GHz)/E5-2403v2(1.8GHz)/E5-2430Lv2(2.40GHz)を採用
- ・DDR3-1600 Widerange Registered DIMM / DDR3-1333 Widerange Registered DIMM の採用により高速な I/O を実現。
x4/x8 SDDC、Mirror、Lockstep、Spare、Device tagging 対応、最大 384GB(192GB/CPU)搭載可能



HA8000/RS110-h アーキテクチャー

HA8000/RS110-h HM2,KM2 には以下の特徴があります。

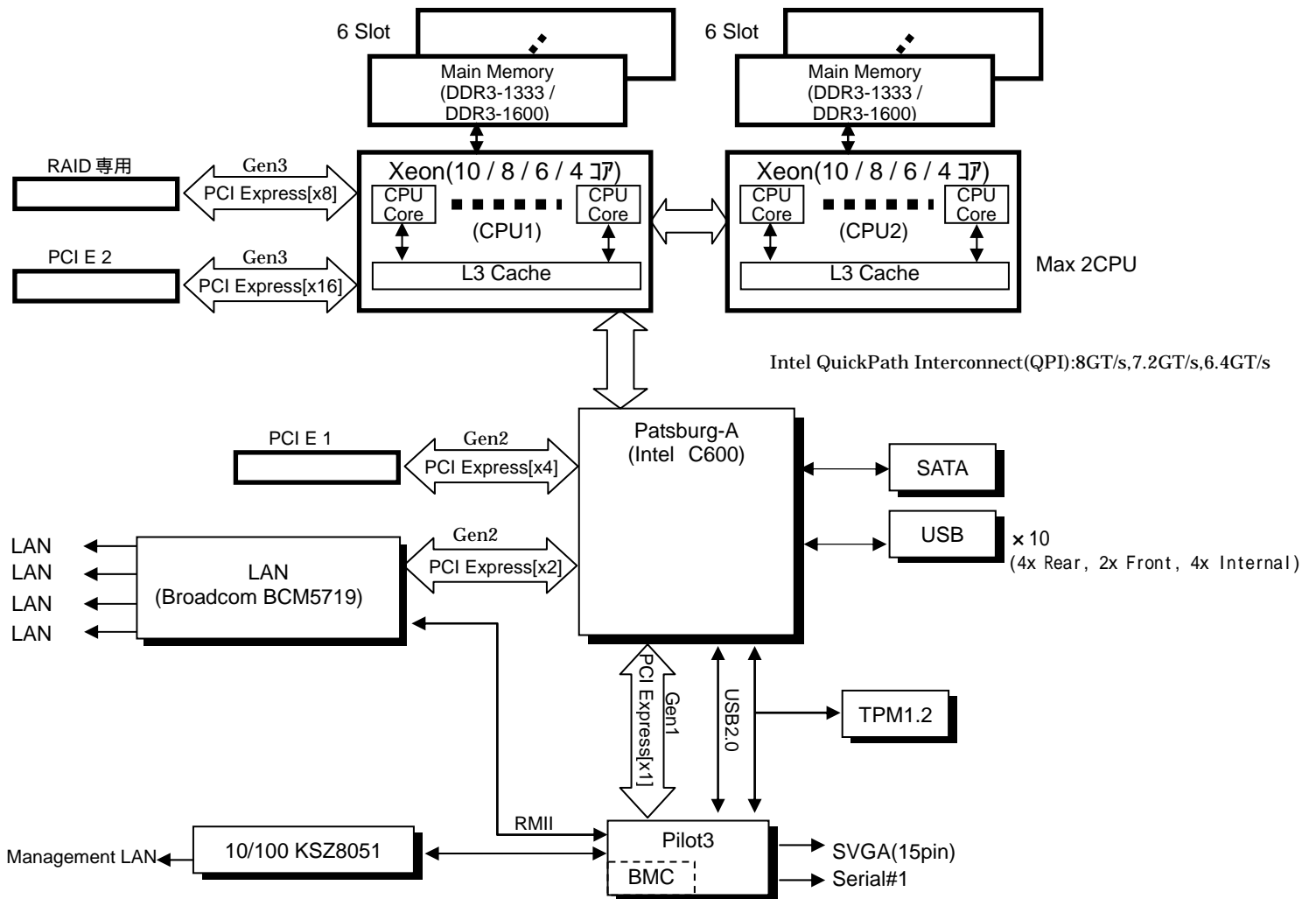
- ・インテル社製 C600 チップセット採用による 1 プロセッサシステム
- ・インテル Xeon プロセッサ E5-2470v2(2.40GHz)/E5-2450v2(2.50GHz)/E5-2420v2(2.20GHz)/E5-2403v2(1.80GHz)/E5-2430Lv2(2.40GHz) /インテル Pentium プロセッサ 1403v2(2.60GHz)を採用
- ・DDR3-1600 Widerange Registered DIMM / DDR3-1333 Widerange Registered DIMM の採用により
高速な I/O を実現。
x4/x8 SDDC、Mirror,Lockstep,Spare,Device tagging 対応、最大 192GB 搭載可能



HA8000/RS210 アーキテクチャー

HA8000/RS210 AM2,BM2 には以下の特徴があります。

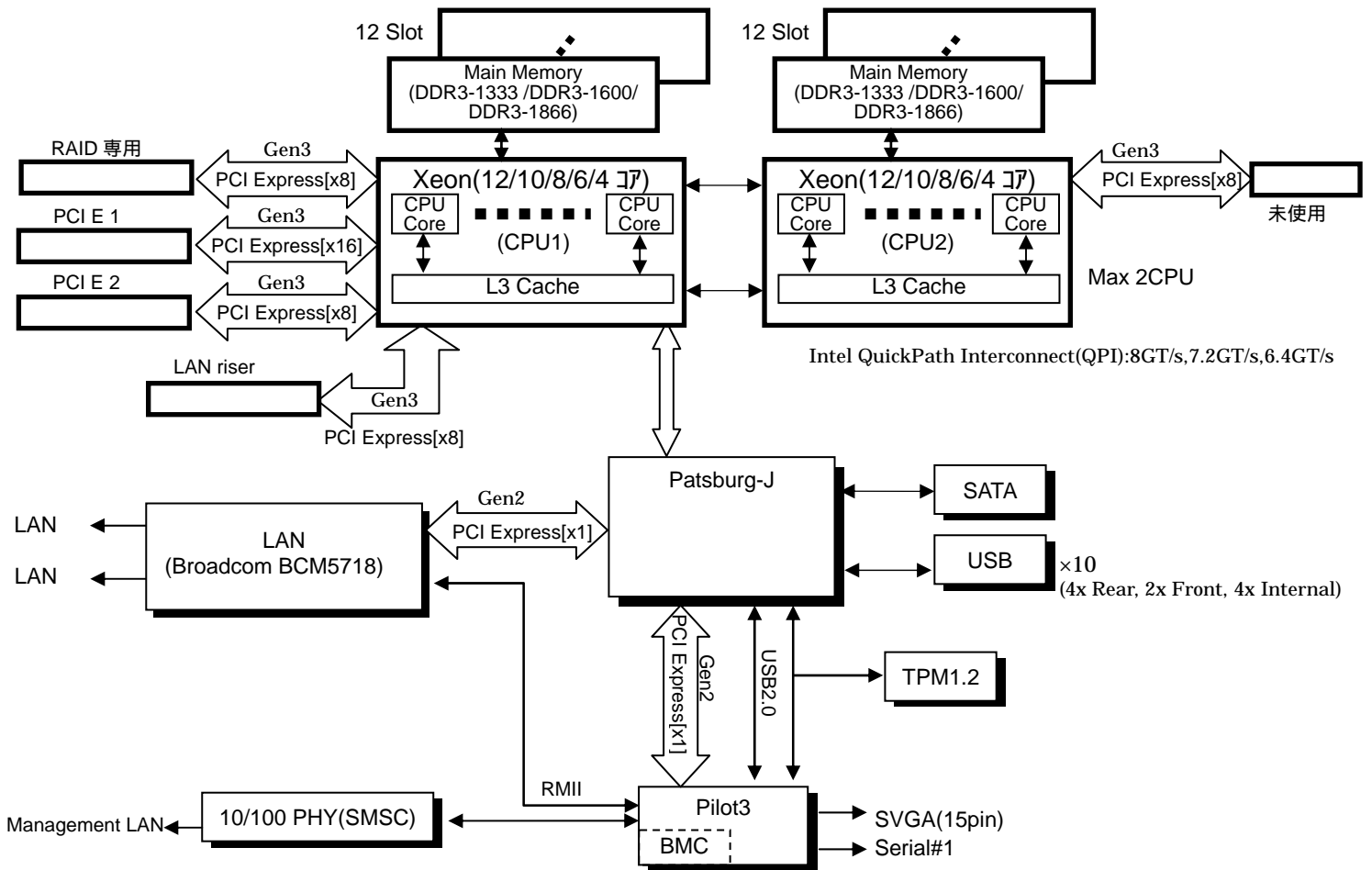
- ・インテル社製 C600 チップセット採用による 2 プロセッサシステムの実現
- ・インテル Xeon プロセッサ E5-2470v2(2.40GHz)/E5-2450v2(2.50GHz)/E5-2420v2(2.20GHz)/E5-2403v2(1.80GHz)/E5-2430Lv2(2.40GHz)を採用
- ・DDR3-1600 Widerange Registered DIMM / DDR3-1333 Widerange Registered DIMM の採用により高速な I/O を実現。
x4/x8 SDDC、Mirror、Lockstep、Spare、Device tagging 対応、最大 384GB(192GB/CPU)搭載可能



HA8000/RS210-h アーキテクチャー

HA8000/RS210-h HM2,LM2 には以下の特徴があります。

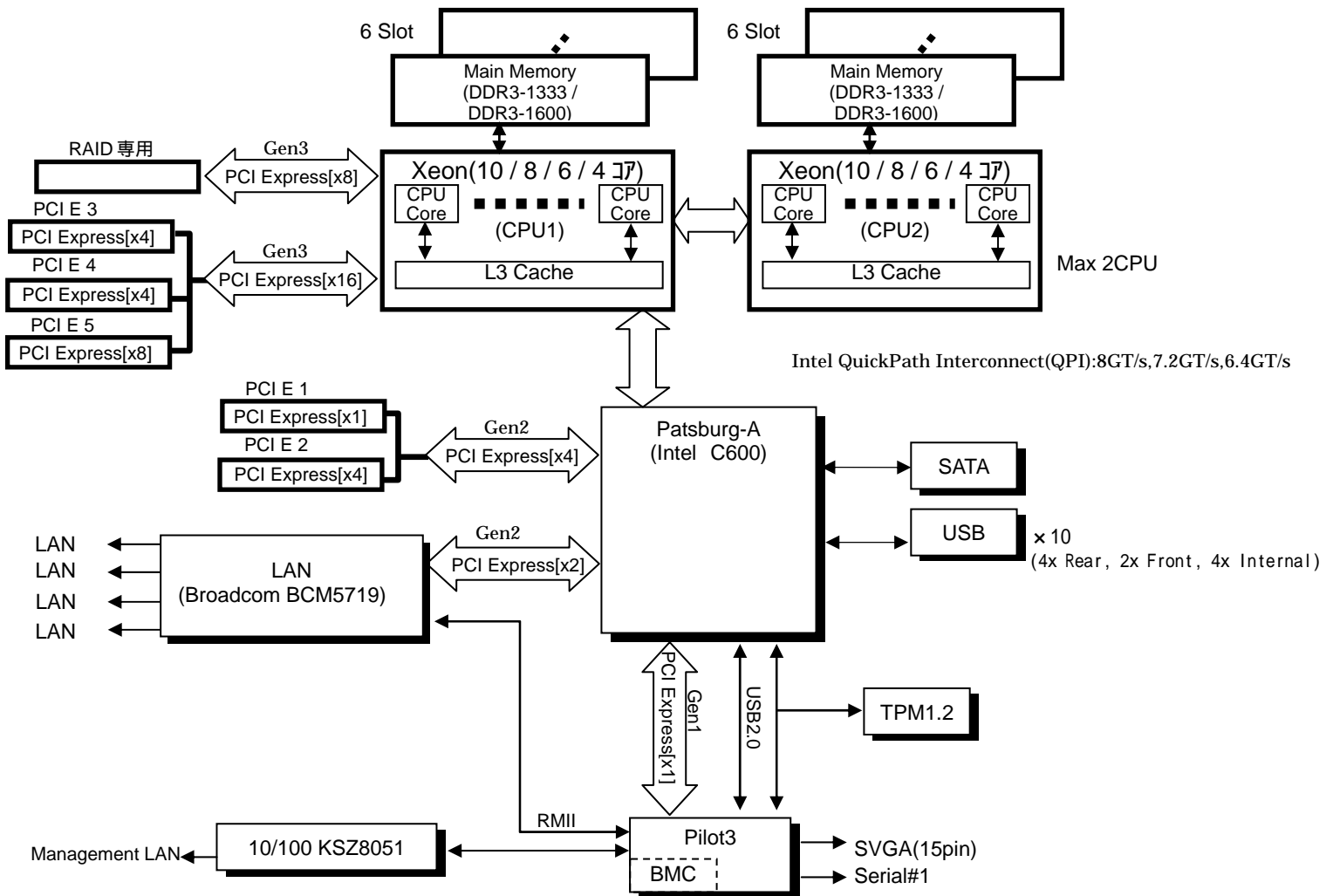
- ・インテル社製 C602 チップセット採用による 2 プロセッサシステムの実現
- ・インテル Xeon プロセッサ E5-2697v2(2.70GHz)/E5-2690v2(3GHz)/E5-2670v2(2.50GHz)/E5-2650v2(2.60GHz)/E5-2630v2(2.60GHz)/E5-2637v2(3.50GHz)/E5-2603v2(1.80GHz)を採用
- ・DDR3-1333 Widerange Registered DIMM / DDR3-1600 Widerange Registered DIMM / DDR3-1866 Registered DIMM / DDR3-1600 Load Reduced DIMM の採用により高速な I/O を実現。
x4/x8 SDDC、Mirror、Lockstep、Spare、Device tagging 対応、最大 768GB(384GB/CPU)搭載可能



HA8000/RS220 , RS220-s アーキテクチャー

HA8000/RS220 AM2 および RS220-s TM2,SM2 には以下の特徴があります。

- ・インテル社製 C600 チップセット採用による 2 プロセッサシステムの実現
- ・インテル Xeon プロセッサ E5-2470v2(2.40GHz)/E5-2450v2(2.50GHz)/E5-2420v2(2.20GHz)/E5-2403v2(1.80GHz)/E5-2430Lv2(2.40GHz)を採用
- ・DDR3-1600 Widerange Registered DIMM / DDR3-1333 Widerange Registered DIMM の採用により高速な I/O を実現。
x4/x8 SDDC、Mirror、Lockstep、Spare、Device tagging 対応、最大 384GB(192GB/CPU)搭載可能



HA8000/RS220-h アーキテクチャー

HA8000/RS220-h HM2,LM2 には以下の特徴があります。

- ・インテル社製 C602 チップセット採用による 2 プロセッサシステムの実現
- ・インテル Xeon プロセッサ E5-2697v2(2.70GHz)/E5-2690v2(3GHz)/E5-2670v2(2.50GHz)/E5-2650v2(2.60GHz)/E5-2630v2(2.60GHz)/E5-2637v2(3.50GHz)/E5-2603v2(1.80GHz)を採用
- ・DDR3-1333 Widerange Registered DIMM / DDR3-1600 Widerange Registered DIMM / DDR3-1866 Registered DIMM / DDR3-1600 Load Reduced DIMM の採用により高速な I/O を実現。
x4/x8 SDDC、Mirror,Lockstep,Spare,Device tagging 対応、最大 768GB(384GB/CPU)搭載可能

