

**HA8000シリーズ
ハードウェア アーキテクチャーガイド
(2016年12月～モデル)**

本アーキテクチャーガイドの注意事項について

- 本書の内容の一部、または全部を無断で転載したり、複写することは固くお断りします。
- 本書の内容については、改良のため予告なしに変更することがあります。
- 本書の内容については万全を期しておりますが、万一ご不審な点や誤りなど、お気づきのことがありましたら、ご連絡頂けますようお願いいたします。
- 本書の内容については ハードウェアの基本ブロック図の記載のみです。

登録商標・著作権

Intel、インテル、Intel ロゴ、Intel Inside、Intel Inside ロゴ、Pentium、Pentium Inside、Xeon、Xeon Inside は、アメリカ合衆国および/またはその他の国における Intel Corporation の商標です。
その他、本マニュアルに記載されている製品名および会社名は、各社の商標または登録商標です。

**(株)日立製作所 ICT 事業統括本部
IT プロダクツ統括本部
プロダクトビジネス本部
国内テクニカルサポート部
2016年12月作成(第1版)**

HA8000/RS440 アーキテクチャー

HA8000/RS440 AN1,BN1,CN1 には以下の特徴があります。

- ・インテル社製 C602J チップセット採用による 4 プロセッサシステムの実現
- ・インテル Xeon プロセッサ E7-8893v4(3.2GHz)^{*1}/E7-8890v4(2.2GHz)^{*1}/E7-8880v4(2.2GHz)/E7-8855v4(2.1GHz)^{*1}/E7-4809v4(2.1GHz)^{*1} の採用。
- ・DDR4 2400 RDIMM および、DDR4 2133 LRDIMM^{*1} の採用により高速な I/O を実現。x4/x8 SDDC, Independent Mode 対応, Rank Sparring Mode^{*1} 対応, メモリミラーリング^{*1} 対応, Lockstep^{*1} 対応。最大 2TB 搭載可能。

*1:RS440CN1 は非サポートです。

