

HITACHI エンタープライズサーバ EP8000 シリーズ マシンコード来歴

8 Gbit Fiber Channel アダプタ (2 ポート PCIe) (FC5735, FC5273)
 ファームウェア変更内容と来歴

ファームウェア変更内容と来歴	
210313 (US2. 10x13)	<ul style="list-style-type: none"> Secure boot をサポートしました。 FC_AL トポロジでの読み出し性能を変更しました。
203305 (US2. 03X5)	<ul style="list-style-type: none"> half-Mbytes 以上の大きな送信シーケンスがアクティブで、アボート要求を受け取ったときに発生する FTE 問題を対策しました。 アダプタ Rx Pole and Gain セットアップを 3-3 から 0-0 へ変更し、ファイバーチャネル信号受信を改善しました。 異常シーケンスの扱いを修正しました。
202307 (US2. 02X7)	<ul style="list-style-type: none"> 残データ数が不一致となることで NPIV ライトが失敗する問題を対策しました。 XFR_RDY のバースト長が 8Byte の転送で、NPIV ライトがタイムアウトする問題を対策しました。 ストレージ内の Protection DIF block をアクセス中に 4KB ページフォルトが発生する問題を対策しました。 2 番目以降のデータアウトシーケンスにおいて、F_CTL 内の Sequence Context bit を誤って 1 に設定していた問題を対策しました。本来、Sequence Originator では 0 とすべきです。
200307 (US2. 00X7)	<ul style="list-style-type: none"> T10 Standard Data Integrity Field capability (DIF) をサポートしました。
111304 (US1. 11X4)	新規リリース

株式会社 日立製作所 情報・通信システム社 ITプラットフォーム事業本部 2020年7月

(c) Hitachi, Ltd. 2020 All rights reserved.